

INFORME DEFINITIVO DE EVALUACIÓN PARA LA VERIFICACIÓN DE PLANES DE ESTUDIO

RUCT	3500183
Denominación del Título	Máster Universitario en Semiconductores y Tecnologías Electrónicas
Universidad solicitante	Universidad de Salamanca

La Agencia para la Calidad del Sistema Universitario de Castilla y León (ACSUCYL) ha procedido a evaluar el plan de estudios que conduce a la obtención del Título oficial arriba citado en el marco establecido por la normativa vigente, a la fecha de la presentación de la solicitud, por la que se establece la organización de las enseñanzas universitarias.

La evaluación del plan de estudios se ha realizada de forma colegiada por la Comisión de Evaluación de Titulaciones, basándose en el trabajo previo de los Comités de Evaluación de Rama de Conocimiento formados por académicos, profesionales y estudiantes, seleccionados de acuerdo con los criterios que se recogen dentro del Programa VERIFICA y que pueden consultarse en la web ACSUCYL.

La Comisión de Evaluación de Titulaciones de ACSUCYL ha elaborado un **INFORME DEFINITIVO** de verificación de la calidad de la memoria del plan de estudios con la siguiente valoración: **FAVORABLE**

En Valladolid, a 31 de mayo de 2024



D. Enrique Amezua San Martín
Presidente de la Comisión de Evaluación de Titulaciones.

